Power Electronics

3rd Year

2023 / 2024

Chapter 2-2 DIODE LOGIC GATES

Prepared by:

Dr. Zeyad Taha Yaseen



اسم المادة : الكترونيات القدرة اسم التدريسي : م.د. زياد طه ياسين

المرحلة: الثالثة

السنة الدراسية :2023-2024 عنوان المحاضرة: الدايود كبوابات منطقيه

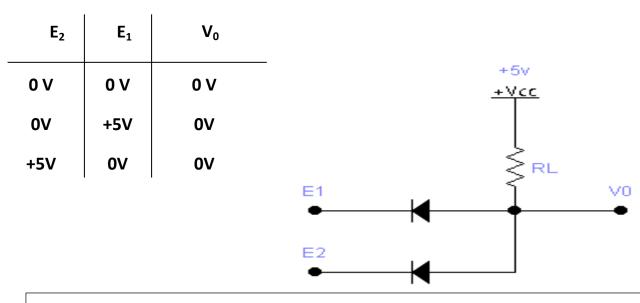


7. DIODE LOGIC GATES

Diode can be used to form logic gates, which perform some of the logical operations required in digital computers.

7.1- AND Gate

Truth table





The output of AND Gate becomes 5V only when all input are equal to 5V



اسم المادة: الكترونيات القدرة اسم التدريسي: م.د. زياد طه ياسين

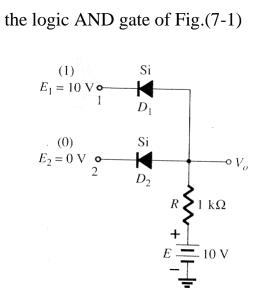
السنة الدراسية :2023-2024

عنوان المحاضرة: الدايود كبوابات منطقيه

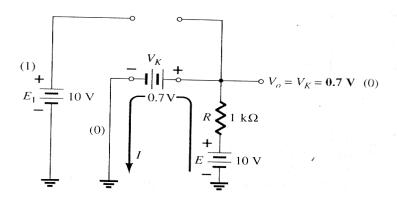


EXAMPLE 7.1

Determine V_o and I for the logic AND gate of Fig.(7-1)



SOLUTION



$$V_{o} = V_{K} = 0.7V$$

$$I = \frac{V_R}{R} = \frac{E - V_K}{R}$$
$$I = \frac{10 - 0.7}{1 \times 10^3} = 9.3 \text{mA}$$

E-mail:Zeyad.Taha.yaseen@uomus.edu.iq



اسم المادة: الكترونيات القدرة اسم التدريسي: م.د. زياد طه ياسين

المرحلة: الثَّالثة

السنة الدراسية :2023-2024

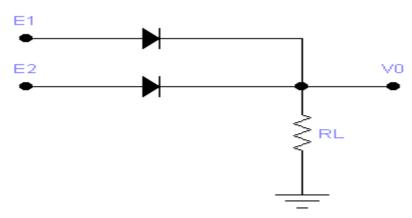
عنوان المحاضرة: الدايود كبوابات منطقيه

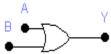


7.2 OR Gate

Truth table

E ₂	E ₁	V_0
0 V	0 V	0 V
0V	+5V	+5V
+5V	0V	+5V





Y=A+B

logic OR Gate

The output of OR Gate becomes 5V if one or both inputs are 5V.

E-mail:Zeyad.Taha.yaseen@uomus.edu.iq



اسم المادة: الكترونيات القدرة اسم التدريسي: م.د. زياد طه ياسين

المرحلة: الثالثة

السنة الدراسية :2023-2024

عنوان المحاضرة: الدايود كبوابات منطقيه



EXAMPLE 7.2

Determine V_o and I for the network of Fig.(7-2)

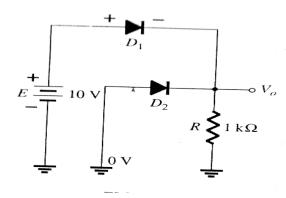
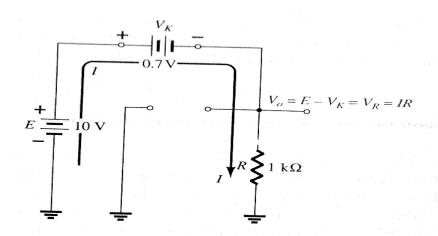


Fig.(7-2)

SOLUTION



$$V_o = E - V_K = 10 - 0.7 = 9.3V$$

$$I = \frac{V_o}{R} = \frac{9.3}{1 \times 10^3} = 9.3 \text{ mA}$$

E-mail:Zeyad.Taha.yaseen@uomus.edu.iq